Solid state color display system and light emitting diode pixels therefore	
Patent Number:	□ GB2176042
Publication date:	1986-12-10
Inventor(s):	BROWN BRENT W
Applicant(s):	INTEGRATED SYSTEMS ENG
Requested Patent:	☐ <u>JP61273590</u>
Application Number:	: GB19860012472 19860522
Priority Number(s):	US19850738624 19850528
IPC Classification:	G09G3/32
EC Classification:	G09G3/32
Equivalents:	CA1233282
Abstract	
A solid state color display system comprises a display matrix (154) consisting of sets of light emitting diodes. Each set comprises groups of red, green and blue light emitting diodes which groups can be variably illuminated by means of driver circuits (173,174,175) using pulse width modulation of an electrical source (176) to display an overall composite color. The pulse width modulation is conducted in response to signals received from picture processing means, such as a video camera (162), off-air receiver (168) or video digitizer (158). The outputs of the driver circuits (173,174,175) are fed to each of a series of eight-row panels (156) of diode sets in the matrix display (154) for illumination thereof. The invention is utilised in a large scale colour display system.	
Data supplied from the esp@cenet database - I2	



19日本国特許庁(JP)

⑪特許出願公開

⑫公開特許公報(A)

昭61-273590

⑤Int Cl.⁴

識別記号

厅内整理番号

每公開 昭和61年(1986)12月3日

G 09 G G 09 F 3/32 9/33

7436-5C 6810-5C

審査請求 未請求 発明の数 8 (全17頁)

❷発明の名称

ソリッド・ステート・カラー表示システム及び同システム用発光ダ

イオード容器

②特 昭61-103248

❷出 願 昭61(1986)5月7日

優先権主張

砂発 明 者 ブレント ダブリユ アメリカ合衆国 ユータ州 84335 スミスフィールド

ブラウン

サウス 300 イースト 610

⑪出 願 人 インテグレイティッド アメリカ合衆国 ユータ州 84321 ローガン ウェスト

システムズ エンジ

シツクスス ノース1850

ニアーリング,インコ

ーポレイティツド

四代 理 人 弁理士 成島

発明の名称

ソリッド・ステート・カラー表示システム 及び同システム用発光ダイオード容器

2. 特許請求の範囲

1) 大型マトリッグス表示システムであつて、 各容器が列の観察者に対し明らかな点複合カラ 一光顔となるよう各々複数個の異なるカラーのコ ンパクトに配列されたLEDから成る近接するマ トリックス・パターンに配列された多数の並設さ れた多色ソリッド・ステート集積容器の列:

前記複数個の複合カラーに及ぶ一連の単一複合 カラーを次から次に各容器において作成するよう 異なるが協働する信号列を各々各カラーのLED に達通させる容器の1種類のカラーのLED全て とのみ各々電気的に連通する分離した導電体装置・ を各カラーのLEDに対し1個設けた各容器の一 部分を形成する複数個の分離した導電体装置;

マトリックス表示の各容器に対し分離じている が協働する一連の信号額から成る装置;

各容器のカラーの異なるLEDに送られる複数 個の協働する信号により発生された照明の可視集 競を含む1つの複合カラーのみを任意の時点に各 容器が表示し且つ前配光源装置と制御送出装置か らの前記複数個の協働した信号が変化し、かくし てスペクトルに亘り時間と共に変化する複合カラ - の 画像が 連続的にマトリックス表示上に可視的 に 照明されるとき各容器の前記1つの複合カラー が時かり変化するような様式でマトリックス表示 の各容器の異なるカラーの個々のLEDに前記協 働列の信号を順次個別にではあるが同時的に制御 し且つ送出する装置から成る大型マトリックス表 示システム。

2) マトリンクス表示装置であつて、

パターンを以つて配列された複数個の多色ソリ ツド・ステートLED容器:

LEDの複数個の異なるカラーの組を含む各多 色容器:

分離した導電体装置により電気的に相互に接続 されている各容器の異なるカラーのLEDの各組; 各時点において表示の各容器の異なるカラーの LEDの各組から得られるよう所望のカラー強度 を表わす分離しているが協働する信号列の供給額;

前記信号列を各等の 名組に個別的に関連を のとして のとして のとして ののとして ののとなった ののとなった ののとなった ののとなった ののとなった ののとなった ののとなった のののので をなった のののので をなった のののので をなった のののので をなった のののので をなった のののので のののので ののので のので のの

- 3) 同時的に連通する装置が、表示装置の各容器の異なるカラーのLEDを一連の信号を通じて システム的且つ連続的に駆動するドライバー回路 装置を含むようにした特許請求の範囲第 2)項に記 載の表示装置。
 - 4) ドライバー回路装置が、前記信号を一時的

信号をメモリー装置から出力する制御論理装置を 含むようにした特許請求の範囲第 8)項に記載の表 示装置。

- 10) 制御論理装置がチマルチプレックス信号を出力させて装置を走査し、当該装置から各信号列が連続的な基準でLED容器に繰返し連通されるようにした特許請求の範囲第 9)項に記載の表示装置。
- 11) 前記供給額がピデオ・デイジタイザー装置を含むようにした特許請求の範囲第 2)項に記載の表示装置。
- 12) 前配供給源がコンピューター装置を含むようにした特許請求の範囲第2)項に記載の表示装置。
- 13) 前記供給源が NTSC, PAL, 又は SECAM テレビ信号を出す装置も含むように した特許請求 の範囲第 2)項に記載の表示装置。
- 14) 延長期間に亙り各容器に対する各LEDの各カラーの強度を保持するため標準化値装置と各出力信号の間にサンプル及び保持装置が配設して ある特許請求の範囲第 2)項に記載の表示装置。

に格納する装置と格納された信号を走査フォーマットにてLEDに選択的に出力する装置から成る特許請求の範囲第 3)項に記載の姿示装置。

- 5) 信号がデイジタル・データを含むようにした特許請求の範囲第4)項に記載の表示装置。
- 6) 信号が強度を創御する目的でアナログ又はパルス幅変調信号を含むようにした特許請求の範囲第4)項に配載の表示装置。
- 7) データの現在の流れを格納部からLEDへ再連通させることにより各画像の時間関隔中に各容器のLEDのカラーを再び新鮮にする装置を含むようにした特許請求の範囲第3)項に記載の表示装置。
- 8) 同時的に達通する装置が、信号をデマルチプレックス処理し、そのデマルチプレックス処理された信号を列対列のフォーマットでドライバー回路装置に導くレシーバー装置を含むようにした特許請求の範囲第2)項に記載の表示装置。
- 9) 駆動回路装置がデマルチプレックス処理された信号を格納する時分割メモリー装置及び削記
- 15) パルス 福集 積装置が設けられ、この装置により画像フリッカーが最小にされるようにした特許請求の範囲第 2)項に記載の表示装置。
- 16) 容器及び同時的に達通する装置が配列され 信号が列と行のフォーマットにて効果がある特許 請求の範囲第 2)項に記載の表示装置。
- 17) マトリックス表示装置であつて、或るパターンに配列された複数個の 3 色ソリッド・ステート L E D 容器;

LEDの3個の異なるカラーの組から成る各3 色容器;

分離した導電体装置によつて電気的に相互に接続されている各容器の3色LEDの各組;

各時点において表示装置の各容器の異なるカラーのLEDの各組から得られる所望のカラー強度を表わす3個の分離しているが協働する信号列の供給額;

前配3個の分離した信号列を独立的に同時に各容器の異なるカラーのLEDの各組に連通し、かくして(4)各時点に観察者に対し表示される各容器

のカラーが同時的にではあるが独立的に容器の LEDの3個の各組に送出される強度レベルの 各様であり、(i)表示装置の全な集合の に対し表示される複合カラーが集合的に各等 に対し表示される複合カラーを含む集合 がカラー・スペクトルの多くのカラーを含む集後 のカラーが各容器のLEDの強度レベルの 表示されるとき時かり変化するとの のカラーが変化するとき時かり変化するに した装置から成るマトリックス表示装置。

18) 容器あたりLEDの3組が各々赤、緑及び青及び/又はそれらの改変LEDを含むようにした特許謝求の範囲第17) 項に記載のマトリックス表示装置。

19) 個号がテータを含み、供給額が容器の LED の 3 個の異なるカラーの組に対する複数個のデータ・ピットを出し、当該 LED の組により利用可能な複合カラー可視出力の個数が指数関数的に増加するようにした特許請求の範囲第 17) 項に記載のマトリックス表示装置。

20) 信号がデータを含み且つデータを異なるカ

した信号列を出すこと;

23) マトリックス表示装置のスペクトル内で変化するカラーの画像を表示する方法であつて、

各容器が列の観察者に対し明らかに複合点カラー
た源となるよう異なるカラーのコンパクトに配
列されたLEDの組を各々含む近接するマトリックス・パターンにて配列された並設された多数の

ラーのLEDの組に送出する装置が再び新鮮にする変調された走査アータ・フォーマットの形態であり、その割合が実質的にデータを供給源に対し発行する割合を越えるようにした特許請求の範囲第 17) 項に記載のマトリックス表示装置。

21) 各容器の3個の分離した導電体装置が各々 LEDの関連ある組の陽便装置に接続されるよう にした特許請求の範囲第17) 項に記載のマトリッ クス表示装置。

22) マトリックス表示装置上に画像を可視的に 表わす方法であつて、

或るペターンに配列された複数個の3色ソリッド・ステート L E D 容器を与えること;

各3色容器にLEDの3個の異なるカラーの組を含ませること;

各容器の3色LEDの各組を分離した導電体装置によつて電気的に相互に接続すること;

表示装置の各容器の異なるカラーのLEDの各 組から各時点において得られる所望のカラー強度 を表わす供給源からの3値の分離しているが協働

多色ソリッド・ステート集積容器の列を与えると 」・

ピアオ信号又はコンピューター信号又は多数の 分離した協働する信号列の供給液から各々各カラ ーのLEDの組にいたる電気的連通を別々に且つ 選択的に制御すること;

各容器の異なるカラーのLEDに送出される複数個の協働信号の可視集を含む1つの複合自初ラーの協働信号の時点に各容器が表示し、前記1つの協働信号の変化に存ない各容器の前記1つかんで変化を含むするようの変化を表示をできることを表示を表示されるようの要素を表示する方法。

24) 複合カラー面像をマトリックス表示装置上 に連続的に表示する方法であつて、

或るペターンに配列された複数個の多色ソリッド・ステートLED容器を与えること;

LEDの複数個の異なるカラーの組合せから成る各多色容器を生ずること:

各容器の異なるカラーのLEDの各組を分離した薄電体装置により電気的に相互に接続すること; 表示装置の容器の異なるカラーのLEDの各組から各時点において得られる所盈のカラー強度を 表わす分離しているが協働する信号列を出すこと; 前記信号列を各容器の異なるカラーのLEDの 各組に同時的に且つ分離して連通させること;

各時点に観察者に対し表示される各容器のカラーを容器のLEDの異なるカラーの組に同時的に送出される分離した強度レベルの信号を混合集積にするとと:

各時点にて全ての容器の観察者に対し表示される複合カラーをスペクトルに亘る多くのカラーの 集積画像を含ませること;

各容器のLEDの個々の組化対する強度レベル 信号が変化するとき前記表示装置の前記スペクト ルに直る画像とカラーを時かり変化させることか 5成る方法。

各カラーのLEDの各組が各々分離した導電体 装置によつて電気的に相互に接続され、3個の導 電体装置の各導電体装置が他の2個の導電体装置 から電気的に分離されていること、

3. 発明の詳細な説明

産業上の利用分野

本発明は一般に表示機器に関するもので、更に 詳細にはカラー表示に適したソリッド・ステート・ 25) 各々スペクトルの多くのカラーの異なる配列を含む異なる画像を連続的に呈示する方法であって、

スペクトルの多くのカラーと各容器における所 図の当該カラーに対するペターンを集合的に表わ す分離した信号をマトリックス表示装置の多くの 容器の各容器のLEDの異なるカラーの組に同時 的に送る段階;

各容器にて照射されるカラー及び当該カラーの 強度の複合混合から成る所望の多くのカラーと当 該カラーのパターンを含む大型の読取り可能表示 画像を正確且つ同時的に発生するよう各容器にお けるLEDの各組の照射とその強度を前記信号に より制御する段階;

多くのカラーの他のペターン化された配列を含む表示装置の他の所望の画像の可視表示を変えるため前配送出段階と制御段階を繰返す段階から成る方法。

26) 3 個の異たるカラーのLEDの組から成る 3 色ソリッド・ステートLED容器であつて、

カラー表示システム及び各々発光ダイオードのコンパクトを列を含む分離した案子に関するものである。

従来技術

(例えば、球技場等で広告や写真等を表示する 装置等といつた)大型のカラー表示システムの信用的な構造においては、予め決められたパターン になつている着色された電球の選択的なスイッチ・ オン又はスイッチ・オフ又は真のカラー(スペクトル内の任意のカラー)を発生する能力をもたら す小型TVスクリーンであるCRT型により作成 される。との両方のシステムは、困難な問題を呈 している。

電球はカラーの演出に劣り、これは赤熱されるフィラメントを設けることで電球がカラーを出せるという事実から生じるものである。従つて、カラーを出すには所望のカラーを選択的にフィルター処理するため着色がガーフィルターを使用する。 7 W以上程度の電球が一般に使用されているので、例えば数千個の電球を

使用する大型の表示装置は大量の電力を消費し、 大量の熱を発生する。

CRTを使用する表示装置でも大量の電力を必要とし、CRTでは大量の電力又は熱は発生したいが、強度の駆動と制御に必要とする回路は大規模であり、その製造と作動にあたつては極めてコスト高である。

両型式の表示装置は8000時間ないし10000 時間の程度の短かいランプ寿命を呈し、このため ランプの交換に整備上コスト高となる。

表示装置に発光ダイオード(LED)が使用されているが、これらの発光ダイオードは計算器やインジケーター等といつた小型の設備又は装置に使用されている。標準的なLEDに対し適用可能な無明の量が少ないことから大型の表示装置に発光ダイオードを使用することは非実用的であるとして拒絶されて来ている。約0.036cm(0.014インチ)×0.036cm(0.014インチ))0.036cm(0.014インチ)0.036cm(0.014インチ)(0.0628in²)

オード客器を含む新規にして自明でないソリッド・ステート・カラー表示システムを提供するものである。多数のLEDチップは典型的には各容器を含み、当該容器はマトリックス上に設置される。発光される光は配列内で使用されるLEDの型式により決定される。分離型駆動回路により制御される背色、赤色、緑色の3つのカラーの発生を図る。

近接する間隔を以つて隔置された多くのLEDを含む配列の場合、その配列全体は光の点光源となり、そのため有効な光の出力は充分なコントラストを得ることが可能となる点迄増加する。配列の寸法は所襲の容器の寸法を達成するため含まれるLEDチップの個数により決定される。

分離型接続リード線を使つて同じ配列上に赤色、 育色、緑色チップを組合せたものを使用すること で任意のカラーを発生する真のカラー・システム が作成される。

前述の内容を念頭に本発明の主たる目的は、新

の面積に亘り拡散される。従つて、光は光源チップより300倍広い面積に亘り拡散され、そのため発光された光は受容出来ない程低い。

分離型 L E D がマトリックス内で使用されると うした状況においては(テシマの米国特許第 4,271,408号参照)表示装置に多数の分離型 LEC からの照射を拾い上げる大型のコリメート・レン ズを使用しなければならないであろう。

市川氏(米国特許第4,445,132号)が述べた 如きLEDの配列使用にもつては、平坦なパネル 表示となる。市川氏が述べた方法は小型の平坦な パネル表示に有用であり、各モジュールを作動さ せるのに要求される回路の密度と量は英数字及び アニメーションの表示に使用される大型のマトリ ックス表示ではコスト高であり、使用してはいけ ないものとなろう。

発明の目的

要約すると、本発明は主として先行技術の前述 した諸問題を克服し又は無くし、大型のスコア・ **ード式及びその分離型光源素子をなす発光ダイ

本発明の他の最も優れた目的は発光ダイオード (LED)の配列を含むカラー表示システム用の 新規なソリッド・ステート分離型容器を提供する ことにある。

他の主要な目的は限定はされないが大型のスコ アーポード型表示装置を含み、選択的に照射され る近密に隔置された種々のカラーのLEDの配列 を各々含む容器で形成された1個以上のマトリッ クスを含む新規なソリッド・ステート・カラー表 示システムを提供することにある。

本発明の付加的な重要な目的は(1) 慣用的なランプ分離型表示要素の電気対光の効率が数倍の値であり、(2) 充分なコントラストをもたらす充分な光強度といつた特性を1 種類以上有するLE D 容器で形成された分離型素子を含む新規なソリッド・ステート・カラー表示システムを提供することに

本発明の他の有意義を目的は明かるい関わりの

光の状態内で見る充分を光学的出力を有するスペクトル内の任意のカラーの光顔を発生するのに充分な寸法になつた確めてコンパクトを配列を含む ソリッド・ステート・カラー分離型光源素子を提供することにある。

他の重要な目的は(1)全てのLEDチップものを対するのとは、(2)ところがある。 では、(2)ところがある。 では、(2)ところがある。 では、(3)ところがある。 では、(3)ところのからのでは、(3)ところののでは、(3)ところののでは、(3)とこのでは、(3)とこのでは、(3)とこのでは、(3)とこのでは、(3)とこのでは、(3)とこのでは、(4)とこのでは、(5)とこのでは、(5)というでは、(6)という

本発明のこれらの目的と他の目的及び諸特徴については添附図面に関連して行なわれる詳細を説

駆動回路により制御される三原色即ち赤色、緑色 及び青色を発生するLEDの使用により複数個の カラーの任意のカラーを作成する能力が得られる。

本発明による分離型素子又は容器は充分なコントラストを有する光源をなす。各容器の寸法は必要とされる表示の型式に対し含まれるLEDチップの個数の関数である。

先に述べた如く、全体的に18で表わされた各分離型LED容器即ち光源の実法にされて改善の表示に対して寸法である。所定の表示に対して寸法が必要がある。の実施競技においては、基材20の層はエポキシ・ガラス印刷回路(PC)被取しは誘電セラミックスを含むことが出来、当該誘電セラミックスと含むことが現在利用可能な薄膜又は厚膜技術を使つて導電性質域が作成される。

とうした技術の利用によつて各々交互の陰極と 陽極の導電性片体即ち指部22及び24が作成される。第1図及び第4図参照。導電性層即ち導電 性片体22及び24が作成される様式により基材 明から明らかとなろう。 図示の実施競様の詳細な説明

とてで同様の番号が全体に亘り同様の部品を表 わす目的に使用されている図面を参照する。一般 に図面はソリッド・ステート表示システムと当該 システム用の発光ダイオード容器の現在の好適な カラー実施態様を図解している。各容器光源は (91.4 m ないし182.9 m (300 ないし600 フ イート)以上の値の)相当の距離から明瞭に見れ る充分な出力の分離型案子光源をもたらすよりコ ンパクトに配列された多数のLEDチップを含む。 LEDの配列又は容器は大型のスコアポード表示 装置、メッセージ・センター及び他の大型、中型 小型の表示システムで使用するのに適したマトリ ックスにて設置される。各容器は特定の容器配列 内に含まれるLEDの各カラーをもたらす充分な 本数の接続リード線を含む。各容器は又、マルチ プレックス駆動回路用に必要とされる電気的接続 を適用させる。各容器によつて発光される光は配 列内で使用されるLEDの型式により決定される。

2 0 と各導電性片体 2 2 及び 2 4 の間には 2 つの 境界面 2 6 (第1図)にて一体構造の接着部が作 成される。陰極の導電性片体 2 2 は電気的に接合 可能であり、離呈した導電性階種接続媚子が設け られる。同様にして、陽極の導電性片体 2 4 が電 気的に接続可能であり、露呈した導電性陽極接続 端子が備えられる。

が接続される。各接続ワイヤ即ち導電性ワイヤ46を各LEDチップ40の陽極及び隣接する陽極の 導電性片体24 に接着する過程は良く知られてか り、そのため本明細書では説明の必要がない。

第2図に図解される如く、各カラーの強度即ち明るさが0と最大強度の間で選択的に考えることが出来、かくして三原色が混合された場合、任意の所望のカラーを分離型LED容器18で表示出来るよう本発明では各分離型LED容器即ち光源18が交互の列といったペターンに配列されて励起される赤色、緑色及び育色のLEDを含むことが好ましい。

第3図に図解される如く、本発明では光強度の 損失を避ける装置を各容器に設けることが好ましい。更に詳細には反射板48はその後面49の箇所において陰極導電体を含む導電性 片体22の前面上に連続的に重ねることが出来る。 反射板48は各々その基部において容器の1つを 可視的に露呈された関係を以つて受入れるよう配 列された複数個のテーバー付き孔50を含む。孔

及び育色物極導電体 2 4 B の本発明の好適配列が 第 4 図に図解されている。赤色 L E D、 緑色 LED 及び青色 L E D は各々第 4 図で 4 0 R , 4 0 G 及 び 4 0 B で表わしてある。

ことで各分離型LED光源の配列である容器18を駆動回路に接続する本発明の好適構造を示す第6 図を参照する。特に、基材20 の裏当てに設置してある各階福導電性ピン60 (各赤色、緑色及

50は円形状として及び外方に拡散するテーパー付き反射面 52を与えるものとして図解してある。透明レンズ 56がその平坦な後面 54 にかいて反射板 48の平坦な前面 53上に連続的に重ねられる。透明レンズ 56の前面 58 は曲つた形状を有するか又は短形状にされる。個別のLED上に個別のコリメート・レンズも成型可能である。

び青色に対し1個)は駆動回路の勝極導電体70 の組合つている導電性離型受け体72内に挿入される。こうした1つの陽極導電体70が3個の RGBピン60の各ピンに対して設けてある。

3本の階極ピン60は各々駆動国路の離型電気 的受け体72と整合し且つ解放自在に押し込まれる。各容器に対する3個の離型受け体72は設置 表示印刷回路板74により駆固に支承されている。 同様にして各分離型LED容器18の3本の陰極 ピン62は各々駆動回路の導電性電気的受け体76 と整合し且つ解放自在に押し込まれる。3個の受け体76の各受け体はそれ自体の分離した陰極導 電体78に電気的に接続される。

所定の表示システムの分離型 L E D 容器 1 8 全 てが前述の如く表示印刷回路板 7 4 に設置された 場合、第7 図の表示構成が発生される。

第8図に1つの典型的な多色マトリックス駆動 回路100を示す。多色マトリックス駆動回路 100は利用可能なコンピューター制御メツセー シ制御装置102を使用する。メツセージ制御装 置102は対応する可視画像がスコアボード等の表示装置104の画に扱われるよう一連の赤色、緑色及び育色デインタル信号を発生するよう慣用的にプログラムが組まれている。表示装置104は各々分離型LED容器18の128行と8例から成る5枚のパネル106で構成された分離型LED容器18の128行と40列を含むものとして図解してある。所望の如く他の寸法の表示装置も使用可能である。

各3色容器の各LEDの『オン』、『オフ』及び強度並びに表示すべき画像を表わす(ラスターを変わす(ラスターを変わすの)コンピューター作成を調された直列データ・フォーマン制御装置102から合って、上記をでは、110及び112に沿ったででは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110をでは、110を表示インターフェイスをは、110を表示インターフェイスをは、110を表示するとの表示インターの表示インターの表示インターの表示インターフェイスを対象を表示する。例えば、110を表示する。

3つの独立したRGBケーブル導電体を介して8列ドライパー116R,1116G,1116Bでもたらす。各型式の個々のドライパー即ち個々の116Bののは116R、個々の116G及び個々の116Bが要求され、各8列表示パネル106に対して各々1個必要とされる。各8列ドライパー116R、116G,116Bはインテクレーテッド・システムズ・エンジニアリング社から入手可能な部品番号10000を含むことが出来る。

電源122は電気エネルギーを8列ドライバー116R,116G及び116B並びに表示装置104の分離型LED容器18に供給する。所望ならば、1個以上の電源を電源122と置換出来る。1つの適当な電源はインテクレーテッド・システムズ・エンジニアリング社から入手可能な部品番号10025である。

を有する1000EC 型(ユタ州ローガン市のインテクレーテット・システムズ社から入手可能な部品番号11231)がある。各分離型LED容器18の所望の状態を定めるのに3つのデータ・ピットが要求される。従つて、分離型LED容器18の3つのカラーの各カラーを制御するため1ピットが割当てられる。この様にして各分離型LED容器18は8種類のカラーの任意の1つのカラーを発光するよう管理出来る。この型式のカラー表現は下鉄カラーとして知られている。

るが、116G及び116Bも構造上及び機能上 同じであることを理解すべきである。

ドライバー回路116Rにおいては直列レシーバー装置114から出されるディジタル・データの赤色列は慣用的なシフト・レジスター126に直列的に連通され、そとで入力データの8個の分別ワードに変換され、そとからこの並列テータが好適にはフレーム・アンプテート中に8個の入力等電体を使つてRAMメモリー128にアドレスされ且つ書込まれる。

論理回路 1 3 2 により出される出力制御論理信号は入力制御論理回路 1 3 0 に速通し、この論理回路は書込みサイクルを慣用的な様式で発生出来るようにし、スインチ 1 3 1 はデータの正確なアドレス処理のため入力論理制御回路 1 3 0 と RAMメモリー 1 2 8 を接続する。

R A M メモリー1 2 8 は各分離した業子画像とそのカラーが周期的に更新されるような様式でデータをそのマルチプレンクス処理された表示装置に出力するよう時分割処理を行なり。

アドレス・スイッチ131が第9図に示される 如く位置付けられ、出力制御用の論理回路132 が入力制御論理回路130とシフト・レジズター 126を不能化するので一時的にそれ以上の赤色 テータはRAMメモリー128内には書込まれな い。赤色データは8個の出力導電体134を使つ て適当にアドレスされ、8個のセレクター又はデ イマルチプレクサー135の1つにRAMメモリ - 1 2 8 から出力されるようにされ、当該セレク ターは8列のデータの1つを選択し、これを導電 体137に沿つて赤色シフト・レジスター136 と連通し、そこからラッチ回路138を横切り、 勝極導電体70Rに沿つて表示装置の赤色LED 回路 2 5 R の行と連通する。パッファー1 4 0 は 電流を陰極導電体78Rを横切り列対列の連続的 な方式で赤色LEDに供給する。セレクター135 はとりわけモトローラ。テキサス・インスツルメ ンツから入手可能なデマルチプレツクサー部品番 号HC151及びアコーダー部品番号HC237 にするととが出来る。

要示可能となる。 L E D 容器表示装置 1 5 4 は各本分離型 L E D 容器 1 8 の 6 4 行と 8 列を含む 5 個のペネル 1 5 6 で構成された分離型 L E D 容器 1 8 の 6 4 行と 4 0 列を含むものとして 図解してある。 他の寸法の表示装置も使用可能である。

多色マトリックス駆動回路 1 5 0 は付加的な又は別のデータ源即ちピデオ・デイジタイザー158を含み、当該ピデオ・デイジタイザーはピデオ・カメラ 1 6 2 、 V T R 1 6 4 又は放映されたピデオ(T V)信号といつた任意の適当なピデオ信号源からアンテナ 1 6 6 及びチューナー 1 6 8 を介してスイッチ 1 6 0 を適じてピデオ信号を受信する。

スイッチ 1 7 0 はピアオ入刀 減としてユーザーがメッセージ制御装置 1 5 2 とピアオ・デイ ジタイザー 1 5 8 の間を選択出来るようにする。いずれかの場合、1 2 ピット/容器にアイジタル化されたアータが 1 2 個の専覧体(各々 R G B データに対し4 個)を模切り、直列レシーバー 1 7 2 に送信される。このアータは列対列のラスター走査フオーマットにされ、各 3 色容器の各LEDの各

第9回には赤色容器ダイオードのみが図解され 且つその動作のみが8列の要示パネルに関しての み説明されたが、赤色の残りの部分と緑色及び青 色容器ダイオード全ては同様に接続され且つ利用 されるととを理解すべきである。

従つて、8列ドライバー回路116R,116G,116G,116Bはデータをパフファー処理し、慣用的な LEDマルチプレンクス技術を使つてLED容器 の列と行を駆動する。この様にして出力の3つの 独立した組が列と行を駆動する目的に使用される。

第10図に他の典型的な多色マトリックス駆動回路150を示す。多色マトリックス駆動回路 150は利用可能なコンピューター制御技量はメッセージ制御装置152を含み、この制御装置はメッセージ制御装置102と対比出来るが、各々な赤色、緑色及び育色のデータの4つのデイジタル化されたピット(12ピット/容器)を発生するよう慣用的にプログラムが超まれる。この様にして4096色の任意の1つのカラーが選択され、LED容器表示装置154の任意の分離型LED容器18に

カラーに対しオン、オフ及び強度レベルを表わす。 テータは集合的にLED容器表示装置154にて 照射されを画像を表わす。

電源176は電気エネルヤーをRGBドライパー173,174及び175並びにLED容器表示装置154の分離型LED容器18に供給する。
 各RGBドライパー173,174及び175の

回路において、直列レシーパー172から出される デイシタル・データのRGB列(4ピット/カラー) は各々赤色、緑色及び背色ラッチ回路と遅通する。 赤色ドライパー173に対するこうした1つのラッ チ回路180を第11 図に示す。ラッチ回路180 はデータをとらえ且つ入刀論理回路がそれをメモ リー内に処理出来るよりにする迄データを保持し、即ちランチ回路180は一時的パツファーとなる。

LED容器表示装置 1 5 4 の各 8 列のパネル1 5 6 に対する R G B ドライバー I 7 3 , 1 7 4 及び 1 7 5 の回路に共通している第 1 1 図の制御論理回路 1 8 2 とは異なり、各カラーにはその分離しているが同一の 8 個の列ドライバー電気回路が関係している。 従って、ドライバー回路は 1 つだけ即ち第 1 1 図に図解されている回路 1 7 3 のみを説明する必要がある。

196はプログラム可能競出し専用メモリーであり、これは16個の異なる強度を有するペルス幅 変調明かるさ機構にRAMデータを一致させるル ック・アップ・テーブルを含む。

PWM PROM196は容器カラー・データがBAMたる赤色メモリー186から比較器194を通じてシフト・レジスター198へ出力される時点及びどの程度長く出力されるか即ちA入力がB入力より大きい限り制御するウインドー技法を使用するデコード化パルス個変調の永久的にプログラムが組まれた読取り専用メモリーである。

P R O M ルック・アップ・テーブルは 3 個の異なるカラーの L E D ダイスの光出力特性に一致するように 慣用される。

一例として、テータの単一列をRAMたる赤色メモリー186から行を取動するシフト・レジスター198へ1.0ミリ砂で64回処理出来る。従つて、8列全でが8ミリ砂で処理される。8ミリ砂毎に8列全でを連続的に走査することで毎秒あたり125のフレーム(fps)の更新速度が得られ

を保持する。マスター・クロック190はシステムのタイミング要件を設定する。

RAMメモリーたる赤色メモリー186はマスター・クロック190及び出力制御論理回路192のタイミング制御の下にアータを各画像とそのカラーが周期的に更新されるよりな様式で赤色容器しEDマルデアレックス処理表示装置に出力する時分割過程を使用する。出力制御論理回路はRAMの現在の内容を表示処理のため読出す。

る。 これはフリッカーを削減し、 画像を観察者に 対し確実 なものにするのに充分である。

出力制御論理回路192の制御の下で、シフト・レジスター198内に格納された行データはラッチ・ドライベー200を横切り勝極導電体たる端子70に沿つて表示装置の1つのパネルの赤色 L E D 回路25Rの行と連通される。バッファー140は出力制御論理回路192と列カウンターテコード化論理回路202の制御の下に列対列の連続様式にて1つのパネルの赤色 L E D の陰循導電体たる端子78に電旋を供給する。

表示装置の8列に対し赤色容器ダイオードのみが第11図に図解され且つその動作のみの説明を行なつたが、緑色及び育色容器ダイオード全てと同様、赤色の残りのものも同様に接続され且つ利用されることを理解すべきである。

再度説明すると、第10図及び第11図のシステムでは明かるいカラーの方式によるティッタル・アプローチ及び16個の異なる強さの任意の所望の強さにて容器内の各カラーを駆動するパルス幅

特開昭61-273590 (11)

変調のデイジタル形態が利用されている。従つて、各LEDの明かるさレベルを定めるには 4 ピットが必要であり、12 ピットで全体の容器を定める。これにより 4 0 9 6 の異なるカラーの組合せが得られる。この多数のカラーの組合せは観察者が 点に迫つたカラーの再生を経験するようピデオ画像を再生するのに充分である。

第10図及び第11図のシステムは第8図及び 第9図の8種類のカラーと同じ様を様式で作動す る。コンピューターに加えて、ビデオ源は入力の 別の形態として得られる。

レシーパーは実質的に第8図及び第9図の8色 のカラー・システムと同じ様に機能する。

ドライバーも又、8色のカラー・システムと同様に機能するが、カラー信号を独立したパツファ 一内に分離すると4ピット・データ分析を基にす る所望の明かるさが発生する。

フリッカーを最低の状態に保ち、パルス 優変調を正常な更新サイクルの時間 周期内に て達成する にはパッフアーから出力シフト・レジスターへの

出力増幅器228と合せて同期分離器224及びカラー復調器226が使用され、かくしてNTSC信号はその5個の主要構成要素即ち水平同期(ED), 垂直同期(V), 映像内の赤の量に比例する連続的に変化する信号(R), 画像内の緑色の量に比例する連続的に変化する信号(G)及び画像内の育色の量に比例する連続的に変化する信号(B)に分割される。

日信号は高周波クロック・パルスを発生する
PLL(位相ロック・ループ)230に与えられる。このクロック・パルスは水平タイミンク回路232と共に各ビデオ・ラインの状態を決定し、ビデオがどの程度頻繁にサンプルされるかを確立する。

V信号はフレーム・タイミングの開始を決定するため垂直タイミング回路 2 3 4 と組合つて使用される。V及び日はゲータ採り針タイミング回路 2 3 6 と組合つてビデオのどの列がLED容器表示装置に行くかを選択する。

H信号とV信号の前述した処理の結果生ずる最

アナログ・データと3色LED容器を使つてNTSC,PAL又はSECAM 複合ピデオを連続的に可変のRGB表示に変換するのに適した他の多色マトリックス駆動回路220 を第14図に示す。多色マトリックス駆動回路220 はNTSC,PAL又はSECAM複合ピデオ222を含む。第12図参照。公知の技法を使用すると、

終的な出力は、(1)行サンプル・シフト・レシスター238(第13図)の各列内に開始ピットを選続的にセットし、(2)連続する各容器がサンプル・シスト・レジスター238内で左から右へシフトさせ、(3)容器の各列が更新されるのに伴ない当該列に探り針パルスが与えられた場合、他の結果をもたらすパルスが与えられた場合、他の結果をもたらすり、リッカーを削減するよう充分に高い周波数の基準波形を発生することになる。

各容器カラーは所望の素子の明かるさを確立する分離型ペルス幅変調デコーダーを必要とする。 これは第13回及び第14回に示され且つ以後説明するサンプル保持回路電圧比較器回路で発生される。

第13図を参照すると、 節述の如く出されるセット信号、シフト・クロック信号及び列探り針信号は行サンプル・シフト・レジスター 238 に送られ、一方、RGB 取列容器信号は各々分離したRGB 比較器 240 、242 及び244 の正の場

子と連通する。246の箇所で増幅された基準波形は各RGB比較器240,242及び244の 負の端子に連通する。

ビデオは行サンプル・シフト・レツスター238 の作用と列探り針パルスによつて連続的にサンプルされる。ビデオの値はサンプル保持比較器回路239内に格納される。ビデオ・フレームの1つのフィールドを使つてこの値は毎秒30回更新される。

1つのサンプル保持比較器回路239を拡大トラである第14図を参照すると、ピデオ信号合・フジスターQがスイッチ 『オれるものを はいまれた 電圧がコンテンサー C内に格納された電性を といる。コンデンサー C内に格納された電性を といる。アライバー248の 基準 他 はいまる。 本学 といまれた 電圧を といまれた 電圧を といまる。 基準 もん はいまる といまる に ED は スイッチ 『オフ』される 時間 内で『オン』される 時間 内で『オン』される 時間 内で『オン』される 時間 が 長くなる程、 明

第2図は本発明による3色〔赤色、緑色、青色 (R.G.B.)] L.E.D.E.列の拡大正面図。

第3図は第2図の3-3線におけるLED配列 又は容器の縮少機断面図。

第4回は図示されたLED容器の一部分をなす 典型的な直列一並列陰極/陽極印刷回路板の正面 図。

第5図は本発明によるLED容器に対する直列 一並列陽極/陰極回路図。

第6図は本発明によるLED容器に対する典型的な電気的接続配列の分解機断面図。

第7図は本発明によるLED容器を使用したマトリックス表示装置の部分正面図。

第8図はコンピューター制御メツセーシ・センターにより駆動される8色RGBデイジタル表示システムの模式的プロック図。

第9 図は第8 図のシステムの部分を形成する典型的な R.G.B.ドライバー回路の模式図。

. 第10図はコンピューター制御メッセージ・センター又はピナオ・デイジタイザーのいずれかに

かるさが明かるくなり、その逆に短かくなる程暗 くなる。

3 0Hzの更新割合は遅いので、フリッカーの防止にならず、そのため12 0Hzを越える繰返し割合を有する基準波形が格納されたピデオと比較される。この比較でパルスが生じ、このパルスの幅は格納されたアナログ電圧に比例することになる。従つて、各LEDは所望の明かるさを発生するよりパルス。偏変調される。

本発明はその技術思想又は本質的な特徴から逸脱せずに他の特定の形態で拡大化可能である。従って、本発明の実施態様は全ての点で例示的なものと考え、制限的なものと考えず、本発明の範囲は前述の説明よりむしろ前掲の特許請求の範囲に示され、従って特許請求の範囲の意味及び同等の範囲内に入る変更内容は全て特許請求の範囲内に

4. 図面の簡単な説明

第1 図は基材に設置する本発明による配列又は 容器の LED の機断面図。

より任意に駆動される他のRGB4096カラー・ デイジタル表示システムの模式的ブロック図。

第11図は第10図の表示システムの一部分を 形成するドライバー図路の模式図。

第12図は本発明のLED容器表示装置に対する複合ピデオを処理するRGBアナログ表示システムの模式的プロック図。

第13図は第12図の表示システムに関連して 使用されるアナログRGBドライバー回路の模式 図。

第14図は任意の容器の選択されたLEDをスイッチ・オン及びスイッチ・オフし、その明かるさを制御する第13図の回路の部分の拡大部分回路図。

符号の説明

1 8 ··· 分離型 L E D 容器

20 --- 基材 22 --- 導電性片体

22R…赤色陰極導電体 22G…緑色陰極導電体

22B…青色陰極導電体 24…導電性片体

2.4 R.··赤色階極導電体 2.4 G.··绿色陽極導電体

特開昭61-273590 (13)

2.4 B…背色陽極導電体 2.5 R…赤色 LED 回路

2 5 G … 緑色 L E D 回路 25B…青色LED回路

2 6 … 境界面

28 ---

4 0 … LEDチップ

40R…赤色LED

40G---緑色LED

40B…青色LED

4 2 … 導電性エポキシ 4 6 … 導電性ワイヤ

48 - 反射板

4 9 … 後面

5 0 ··· 71.

5 2 … 反射面

5 3 … 前面

5 4 … 後面

5 6 … 透明レンズ

58 -- 前面

60…陽極セン

6.0 R…赤色陽極 ピン

60G…緑色陽極ピン

60B…背色陽極ピン

6 2 … 陰極ピン .

6 2 R…赤色陰極

62G…録色陰極

62B…青色陰極

70…陽極導電体

70R…陽極導電体

72…雌型受け体

7.4 … 表示印刷回路板

7 6 … 導電性電気的受け体

78~陰極導電体

78R…陰 循 導 電 体

100…多色マトリックス駆動 回路

102…メッセージ 制御装置

172…直列レシーパー

173,174,175…RGBドライバー

176… 電源

180…ラッチ 回路

182…制御論理回路 184…入力制御論理回路

186…赤色メモリー

188 - スイッチ

190…マスター・クロック 192… 出力 制御 論理 回路

194…比較器

196 -- PWM PROM

1.98…シフト・レジスター 200…ランチ・ドライバー

202…列カウンター・デコード 化 論 理 回 路

220…多色マトリックス駆動回路

2 2 2 ··· NTSC, PAL又はSECAM複合 ビデオ

224…同期分離器

226…カラー復調器

228…出力增幅器

2 3 0 ··· PLL

2 3 2 … 水 平 タイミング回路2 3 4 … 垂 直 タイミング 回路

236…データ探り針タイミング回路

238…行サンブル・シフト・レジスター

239…サンプル 保持 比較 回路

240,242,244…RGB比較器

246…基準波形

248…ドライバー

104…表示装置

106…ペネル

108,110,112...RGB 導電体

114… 直列レシーパー装置

116R,116G,116B…8列ドライバー

122…電液

126…シフト・レジスター 128…RAMメモリー

130 ... 入力制御論理回路

131…アドレス・スイッチ 132…論 理 回 略

134…出力導電体

135…セレクター

136…赤 色 シフト・レジスター

137… 溥 置 体

138…ラッチ回路

140…パツフアー

150…多色マトリックス駆動回路

152…メンセーン制御装置

154··· LED容器表示装置

156…パネル

158…ピデオ・デイジタイザー

160…スイッチ

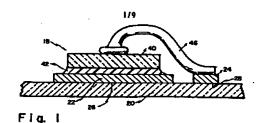
162…ピデオ・カメラ

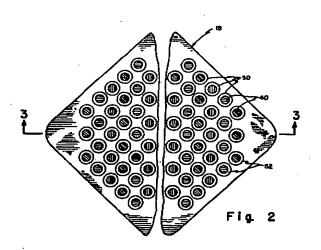
164-VTR

166~アンテナ

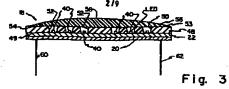
168…チューナー

170…スイッチ

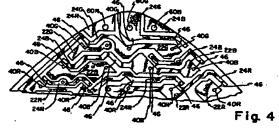


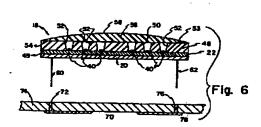


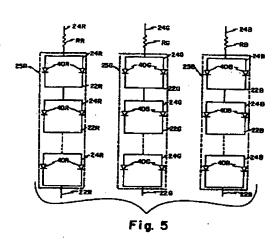
特開昭61-273590 (14)

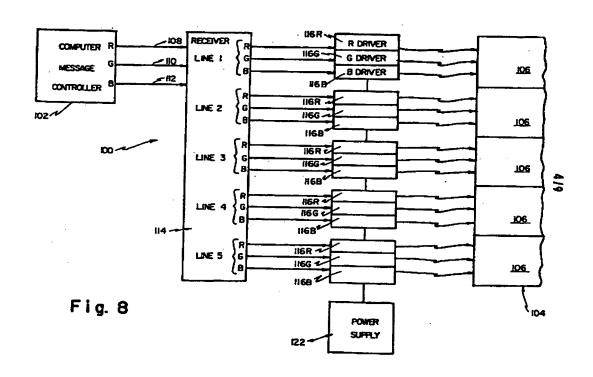


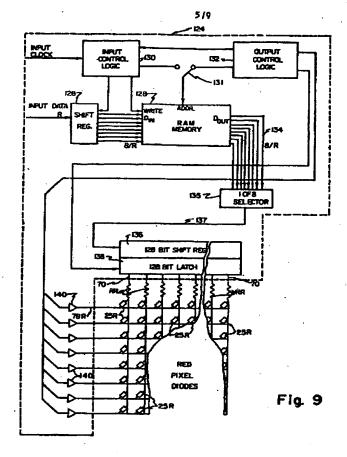


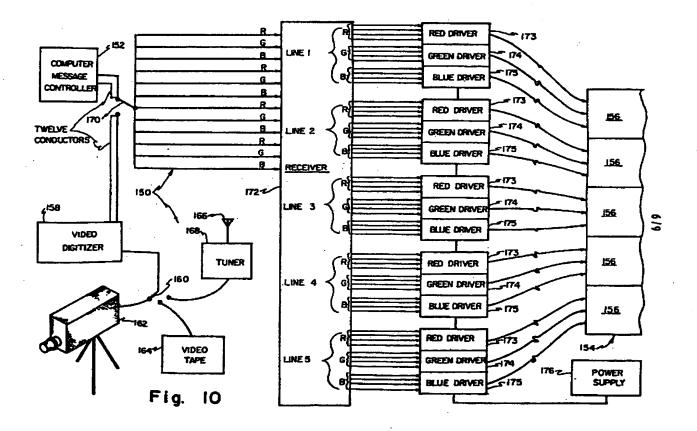


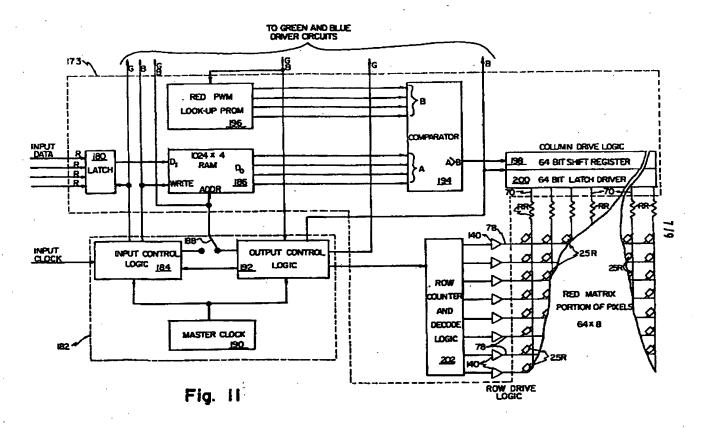


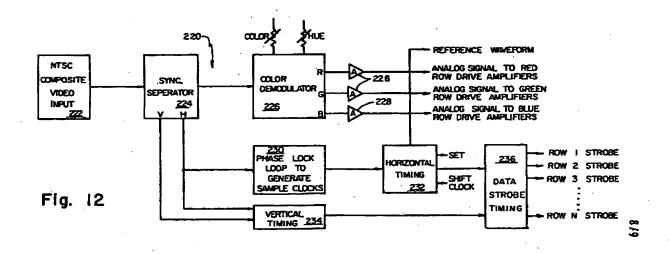


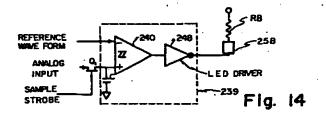


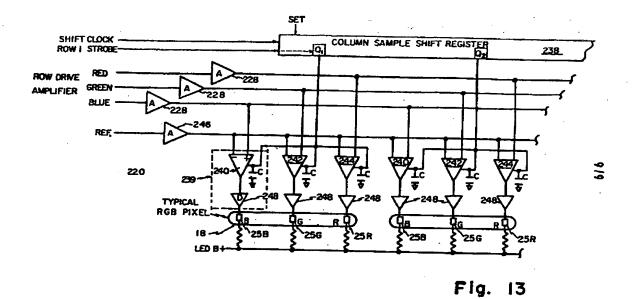












-683-